RTX薄膜晶片電阻器規格標準書

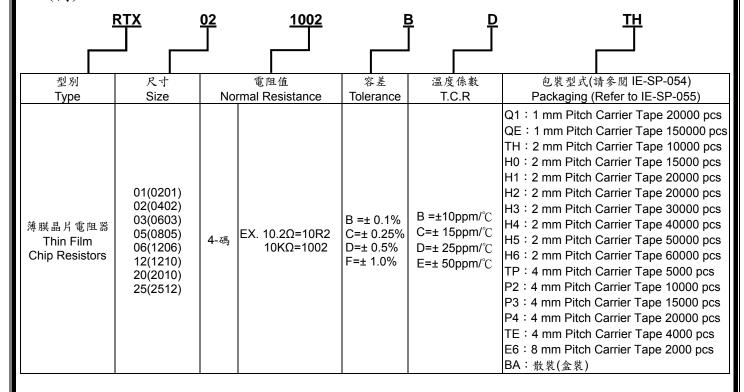
文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	1

1 適用範圍:

- 1.1 本承認書適用於本公司所生產的無鉛、無鹵素之RTX(H)系列薄膜晶片電阻器。
- 1.2 本公司之無鉛產品意指符合RoHS要求的端電極無鉛。

2 型別名稱:

(例)



	IE		QA	横註
^{制訂} ン A JX	審查	核准 1 0	金巻	非發行管制文件
龙垂舞	THE	WAL-	美区人町	<u>自 行 注 意 版 本 更 新</u> 非經允許,禁止自行影印文件 Series No. 60

RTX 薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	2

3 規格表:

型別	額定 功率	最高額定 電壓	最高過負 荷電壓	温度係數		阻值範圍 Resistance Range		
Туре	Rated Power	Max. Working Voltage	Max. Overload Voltage	T.C.R (ppm°C)	B(±0.1%) E-96 \ E-24	C(±0.25%) E-96 \ E-24	D(±0.5%) E-96 \ E-24	F(±1%) E-96 \ E-24
RTX01	1 ,,,	25V	50V	50		22Ω-75K		
KIAUI	1 20 W	250	307	25		22Ω-75K		
	4			±10 \ ±15	10Ω -	- 70ΚΩ		
RTX02	1 16	50V	100V	±25	4.7Ω ~ 240ΚΩ			
	10			±50		4.7Ω	~ 240KΩ	
	1			±10、±15	4.7Ω ~	· 332KΩ		
RTX03	1 10	75V	150V	±25			~ 1MΩ	
10			±50		1Ω	~ 1MΩ		
	4			±10、±15	4.7Ω ~	· 800KΩ		
RTX05	<u>1</u> W	150V	300V	±25	1Ω ~ 1.5MΩ			
				±50	1Ω ~ 1.5MΩ			
				±10、±15	5.6Ω ~ 1M Ω			
RTX06	<u>1</u> 4	200V	400V	±25	1Ω ~ 1.5MΩ			
				±50		1Ω ~	· 1.5MΩ	
	1			±10、±15	4.7Ω ~	100K Ω		
RTX12	<u>1</u> _W	200V	400V	±25		4.7Ω~ 1ΜΩ		
	-T			±50			2 ~ 1MΩ	
	1			±10、±15	4.7Ω ~	100K Ω		
RTX20	- <u>1</u> -W	200V	400V	±25			2 ~ 1MΩ	
				±50		4.7Ω	2 ~ 1MΩ	
	2			±10、±15	4.7Ω ~	100K Ω		
RTX25	-3 -4	200V	400V	±25	4.7Ω ~ 1ΜΩ			
7				±50	± 50 $4.7\Omega \sim 1M\Omega$			
Оре		温度範圍 nperature R	ange			01/12/20/25:-55°(02/03/05/06:-55°(

備	非發行管制文件	發行管制章 DATA Center.
	自 行 注 意 版 本 更 新	00
註	非經允許,禁止自行影印文件	Series No. 60

RTX薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	3

3.1 功率衰減曲線:

0.1 %	0.1						
型別	RTX01/12/20/25	RTX02/03/05/06					
使用							
溫度	_55°C ~ +125°C	-55°C ~ +155°C					
範圍							
說明	周圍溫度若超過70℃至125℃之間,功率可照下						
	圖曲線予以修定之。	圖曲線予以修定之。					
功率衰減曲線圖	70 80 80 60 40 40 40 40 20 0 -55 20 40 60 80 100 120 140 160 環境温度(℃)	70 80 80 60 40 40 20 0 -55 20 40 60 80 100 120 140 160 環境溫度(℃)					

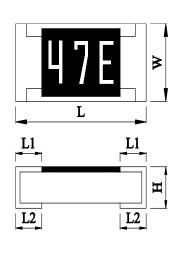
3.2 額定電壓或額定電流:

額定電壓:對於額定功率之直流或交流(商用週率有效值rms)電壓。

可用下列公式求得,但求得之值若超過規格表內之最高電壓時,則以最高額定電壓為其額定電 壓。

$$E = \sqrt{R \times P}$$
 $E =$ 額定電壓(V) $P =$ 額定功率(W) $R =$ 公稱阻值(Ω)

4 尺寸:



						Unit:mm
Туре	Dimension Size Code	L	W	Н	L1	L2
RTX01	0201	0.60±0.03	0.30±0.03	0.23±0.03	0.10±0.05	0.15±0.05
RTX02	0402	1.00±0.10	0.50±0.05	0.30±0.05	0.20±0.10	0.20±0.15
RTX03	0603	1.55±0.15	0.80±0.10	0.45±0.10	0.25±0.15	0.25±0.15
RTX05	0805	2.00±0.10	1.25±0.10	0.55±0.15	0.30±0.20	0.35±0.20
RTX06	1206	3.05±0.15	1.55±0.15	0.55±0.10	0.40±0.25	0.40±0.20
RTX12	1210	3.10±0.10	2.60±0.15	0.55±0.10	0.50±0.20	0.50±0.20
RTX20	2010	5.00±0.10	2.50±0.15	0.55±0.10	0.60±0.20	0.50±0.20
RTX25	2512	6.35±0.10	3.20±0.15	0.55±0.10	0.60±0.20	0.50±0.20

備	非發行管制文件	發行管制章 DATA Center.
	自行注意版本更新	00
註	非經允許,禁止自行影印文件	Series No. 60

RTX 薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	4

5 賴性試驗項目:

5.1 電氣性能試驗(Electrical Performance Test)

Item	Conditions	Specifications規格
項目	條件	Resistors
Temperature Coefficient of Resistance 溫度係數	TCR(ppm/ $^{\circ}$ C) = $\frac{(R2-R1)}{R1(72-71)}$ ×10 ⁶ R1:室温下量測之阻值(Ω) R2:-55 $^{\circ}$ C或+125 $^{\circ}$ C下量測之阻值(Ω) T1:室温之温度($^{\circ}$ C) T2:-55 $^{\circ}$ C或+125 $^{\circ}$ C之温度($^{\circ}$ C)。依據 JIS-C5201-1 4.8	參考3.規格表
Short Time	施加2.5倍的額定電壓5秒,靜置30分鐘以上再量測阻值變化率。	±(0.5%+0.05Ω)
	(額定電壓值請參考 3.規格表) 依據 JIS-C5201-1 4.13	外觀無損傷,無短路或燒毀現象。
Insulation Resistance 絕緣電阻試驗	將晶片電阻置於治具上,在正負極施加100 VDC一分鐘後測量電極與保護層及電極與基板(底材)之絕緣電阻值。 依據 JIS-C5201-1 4.6	≧10 ⁹ Ω
Withstand Voltage	將晶片電阻置於治具上,在正、負極施加VAC (參考下列) RTX01、02、03用300VAC—分鐘 RTX05、06 、12 、20 、25用500VAC—分鐘 依據 JIS-C5201-1 4.7	無短路或燒毀現象。

備		發行管制章 DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

RTX 薄膜晶片電阻器規格標準書

文件編號IE-SP-017版本日期2020/12/03頁 次5

5.2 機械性能試驗(Mechanical Performance Test)

Item	Conditions	Specifications規格
項目	條件	Resistors
Resistance to	浸於20~25℃異丙醇溶劑中5±0.5分鐘後,取出靜置48 hrs以上,	
Solvent	再量測阻值變化率。	外觀無損傷,無G2保護層及錫層
耐溶劑性試驗	依據 JIS-C5201-1 4.29	被Leaching現象。
	前處理:	導體吃錫面積應大於95%。
	將晶片電阻放置於 PCT 試驗機內,在溫度 105 $℃$ 、濕度 100 %及氣	
	壓1.22×10 ⁵ pa的飽和條件下進行4小時的老化測試,取出後靜置	
Solderability	於室溫下2小時。	
焊錫性	測試方法:	
713712	將電阻浸於235±5℃之爐中2秒後取出置於顯微鏡下觀察焊錫面	
	積。	
	依據 JIS-C5201-1 4.17	
	◎測試項目一(焊錫爐測試):	試驗項目一:
	浸於260+5/-0℃之錫爐中10 秒+1/-0,取出靜置60分鐘以上,再	
	量測阻值變化率。	Δ R%=±(1.0%+0.05 Ω)
		(2).電極外觀無異常,無側導脫落。
	◎測試項目二(焊鍚爐測試):	ADMA TO TO
	浸於260+5/-0℃之錫爐中30+1/-0秒,取出後洗淨。置於顯微鏡下	試驗項目二:
	觀察焊錫面積。	(1).導體吃錫面積應大於95%。
Soldering Heat		(2).在電極邊緣處不應見到下層的
	◎測試項目三(電烙鐵試驗):	物質(例如白基板)。
	加熱溫度:350±10℃	1) TA -T
	NB 394/4- W 1 1-1:0 :: 0 000:	試驗項目三:
	取電鉻鐵加熱於電極兩端後,取出靜置60鐘以上,再量測阻值變	(1).阻值變化率
	化率。	ΔR%=±(1.0%+0.05Ω) (2) 索托外期無用尚,無例道股茲。
	D. I. HO. OFOOA A A 40	(2).電極外觀無異常,無側導脫落。
	依據 JIS-C5201-1 4.18	

(計	非發行管制文件	發行管制章 DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

RTX 薄膜晶片電阻器規格標準書

文件編號IE-SP-017版本日期2020/12/03頁 次6

項目 條件 Resistors ②測試項目一(固著性測試): 將晶片電阻焊於固著性測試板中,置於端電極測試機上,以半徑 (1).阻值變化率:	Item
將晶片電阻焊於固著性測試板中,置於端電極測試機上,以半徑 (1).阻值變化率:	
R0.5(0201:R0.1) 之测試探針朝施力方向施加20N力量,並保持 10 sec,於負荷下量测阻值變化率。	Joint Strength Of Solder

備	非發行管制文件	發行管制章 DATA Center.
	自行注意版本更新	
註	非經允許,禁止自行影印文件	Series No. 60

RTX 薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	7

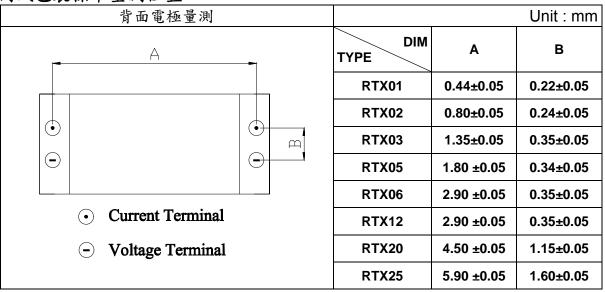
5.3 環境試驗(Environmental Test)

Item	Conditions		Specifications規格		
項目	條件			Resistors	
Resistance	置於125±	:5℃之烤箱中1000+48/-	0 hrs,取出静置1hr以	上再量測	±(0.5%+0.05Ω)
	阻值變化	率。			外觀無損傷,無短路及燒毀現象。
耐熱性試驗	依據 JIS	-C5201-1 4.25			
Thermal Shock	將晶片電	阻置入冷熱沖擊中,溫月	度為-55℃ 2分鐘,+12	.5℃ 2分	±(0.5%+0.05Ω)
冷熱沖擊	鐘為一循	環,共計循環300次後取	R出,靜置60分鐘再量沒	則阻值變	外觀無損傷,無短路及燒毀現象。
	化率。			_	
			測試條件		
		最低溫度	-55±3°C		
		最高溫度	125±2℃		
		溫度保留時間	15 分鐘		
	依據 MIL	-STD 202 Method 107			
Loading Life	置於溫度	40±2℃相對濕度90~959	%恆溫恆濕槽中,並施	加額定電	±(0.5%+0.05Ω)
	in Moisture 壓,90分鐘ON,30分鐘OFF,共1,000hrs取出靜置60分鐘以上 再量測阻值變化率。				外觀無損傷,無短路及燒毀現象。
耐濕負荷					
	依據 JIS	-C5201-1 4.24			
Load Life	置於70±2℃之烤箱中施加額定電壓,90分鐘ON,30分鐘OFF,			±(0.5%+0.05Ω)	
負荷壽命	共1,000 hrs取出静置60分鐘以上再量測阻值變化率。		外觀無損傷,無短路及燒毀現象。		
	依據 JIS	-C5201-1 4.25			

6 鍍層厚度:

- **6.1** 鎳層厚度:≧**2**μ m
- 6.2 純錫:≧3 μ m
- 6.3 電鍍純錫為霧錫

7 阻值測試包裝標準量測位置:



備	非 發 行 管 制 文 件 自 行 注 意 版 本 更 新	發行管制章 DATA Center.
註		Series No. 60

RTX薄膜晶片電阻器規格標準書

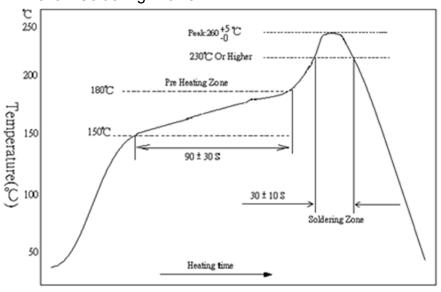
文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	8

8 技術資料(此為建議值,請客戶使用時依實際應用作調整)

8.1 建議焊錫條件:

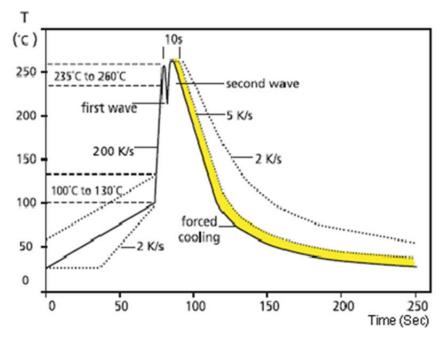
表面黏著的零組件將在溫度245°C/3秒下測試其焊錫性。 以下為典型的焊接例子可提供可靠的焊接且不會造成任何損傷。

8.1.1 Lead Free IR Reflow Soldering Profile



備註:零件最高耐溫260 +5/-0 ℃,10秒。

8.1.2 Lead Free Double-Wave Soldering Profile



8.1.3 烙鐵焊錫方法:350±10℃ 3秒之內。

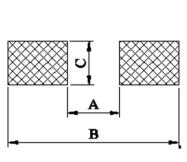
備	非發行管制文件	發行管制章 DATA Center.
	自行注意版本更新	22
註	非經允許,禁止自行影印文件	Series No. 60

RTX薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	9

8.2 建議Land Pattern Design(For Reflow Soldering):

當元件被焊接時,焊接後的電阻值根據焊接區域的大小和焊接量的不同而稍有變化。設計電路時,有必要考慮其電阻值降低或增加的影響。



		l	Jnit:mm
DIM TYPE	А	В	С
RTX01	0.3	1.0	0.4
RTX02	0.5	1.5	0.6
RTX03	8.0	2.1	0.9
RTX05	1.2	3.0	1.3
RTX06	2.2	4.2	1.6
RTX12	2.2	4.2	2.8
RTX20	3.5	6.1	2.8
RTX25	3.8	8.0	3.5

8.3 使用環境注意事項:

此規格產品為一般電子用途,RALEC將不為任何使用在特殊環境下,使用此規格產品導致之損害、費用或損失負責,如有其他應用需與RALEC進行確認是否適用。

若客戶端有意於特殊環境或狀態下使用本公司產品(包括但不限於如下所示),則需針對下列或其他運用環境各別承認產品特性及信賴性。

- (a) 運用於高溫高濕之環境。
- (b) 於接觸海風或運用於其他腐蝕性氣體之環境:CI2、H2S、NH3、SO2及NO2。
- (C) 於非驗證過液體中使用,包括水、油、化學品及有機溶劑。
- (d) 使用非驗證過之樹脂或其他塗層材料來封合或塗層本公司產品。
- (e) 於焊錫後之清洗,需使用水溶性清潔劑清洗殘留於產品助焊劑,縱然使用免洗助焊劑仍 建議清洗。

8.4 暫態過載注意事項:

本產品可能對於暫態過載而導致產品之功能喪失,請注意您的製造過程和保存,避免發生高於產品規格之暫態電流施加在產品上。

1	備	非 發 行 管 制 文 件 自 行 注 意 版 本 更 新	發行管制章 DATA Center.
	註		Series No. 60

RTX薄膜晶片電阻器規格標準書

文件編號	IE-SP-017
版本日期	2020/12/03
頁 次	10

8.5 作業及處理注意事項:

- (a) 作業時需確保電阻邊緣及保護層免於機械應力破壞。
- (b) 印刷電路板 (PCB) 分開或固定在支撐體上時應小心操作,因為印刷電路板 (PCB) 安裝的彎曲會對電阻器造成機械應力。
- (C) 電阻需於規格中額定功率範圍內使用,尤其當功率超出額定值時,將會負載在電阻上, 有可能因溫度上升造成機器損害。
- (d) 若電阻將可能接受大量負載(脈衝波)衝擊時,必須於使用前設置作業環境。
- (e) 使用該產品時請在貴司實裝狀態下評估及確認,充分考慮故障安全設計,確保系統上的安全性。

9 儲存期限:

- 9.1 在儲存環境25±5°C、60±15%之條件下可儲存二年。
- 9.2 存儲時請避開如下惡劣環境,以免影響產品性能及焊錫連接性:海風、CI2、H2S、NH3、SO2及NO2等腐蝕性氣體的場所,陽光直射、結露場所。
- 9.3 產品搬運、存儲時請保證箱體的正確朝向,嚴禁摔落、擠壓箱體,否則可能造成產品電極或本體受損。

10 電子信息產品標示外箱上以下列標籤進行標示:(外銷中國大陸)



11 附件:

11.1 文件修訂記錄表 (QA-QR-027)

備註	非發行管制文件自行注意版本更新	發行管制章 DATA Center.
註	非經允許,禁止自行影印文件	Series No. 60

RTX薄膜晶片電阻器規格標準書

文件編號	IE-SP-017	
版本日期	2020/12/03	
頁 次	11	

法律免责聲明

RALEC 及其經銷商與代理商(以下統稱"RALEC")不因任何產品相關資訊(包括但不限於產品規格、資料、圖片和圖表)中包含的任何錯誤、不正確或不完整,而承擔任何責任。RALEC 可能隨時對產品相關資訊進行更改、修訂或改善,恕不另行通知。

RALEC 對於其產品使用於特殊目的之適用性或其任何產品的持續生產不為任何承諾、保證及/或擔保。在法律准許的最大程度內,RALEC不承擔任何下述之責任:(i)因應用或使用任何 RALEC 產品而產生之任何及所有責任,(ii)任何及所有責任,包括但不限於因 RALEC 產品所造成或與 RALEC 產品相關的利潤損失或是直接損害、間接損害、特別損害、懲罰性損害、衍生性損害或 附帶性損害,及(iii)任何及所有默示保證,包括產品適用於特殊用途、非侵權、及適銷性。

RALEC 將此產品定義為一般電子用途,不適用於任何車用電子、醫療救生或維生設備,亦不適用於當 RALEC 產品故障時,可能造成人員傷亡之任何應用上。 RALEC 所提供的任何及所有的關於產品應用上的技術建議,均為無償提供,RALEC對於採用該等技術建議及可獲取的結果,不承擔任何義務及責任,採用該等建議之所有風險,概由買方承擔。買方將 RALEC 產品使用於與其他材料或原料結合、或實施於其任何製程中之組合,所產生的所有風險及責任,概由買方承擔,不論 RALEC 對於產品的使用給予任何口頭或書面的技術説明、建議或其他。

此處所提供之資訊僅為說明產品規格,產品未變更時,RALEC保有修改此內容不另行通知之所有權利,任何產品變更將會以ECN公布。

備	非發行管制文件自行注意版本更新	發行管制章 DATA Center.
註	非經允許,禁止自行影印文件	Series No. 60